Keil C

Chương 5: Cơ chế ngắt của hệ vi xử lý

1.Tổng quan về hệ VĐK 8051

\*89C51

-Tốc độ xử lý 1,085 µs (fosc­ 11,0592 µHz)

-Bộ nhớ: G 4K Byte,Dữ liệu: 128 Byte

-Bộ định thời: (2)

-4 cổng vào ra: P0­ 80H,P1 90H,P2­ 0A0H,P3 0B0H

-Cổng Tx,Rx

-Nguồn ngắt: 06: Reset, INT0,INT1,T0,T1,RI/TI

\*Các cổng vào ra

-4 cổng: ,P1, ,P3

2. Bộ đếm, bộ định thời

\*Các thanh ghi liên quan: TMOD,TCON,TH(n),TL(n) (n=0,1)

-TMOD: Cài đặt chế độ làm việc

-TCON: Kích hoạt cho bộ đếm,đợi hoạt động thông qua bit TR1,TR0

-TH(0,1),TL(0,1)

\*Lập trình bộ định thời

\*6 ngắt

-Reset

-Timer 0,1 (TF0,TF1=1)

-Ngoài: INT0,INT1 (P32,P33)

-RI/TI

1.Cài đặt ngắt:

+Cho phép

+Quyền ưu tiên: INT0 -> T0 -> INT1 -> T1 -> RI/TI

2.Chương trình phục vụ ngắt

ORG 00H

JMP MAIN

ORG 03H

JMP ct\_PVN

ORG 100H

MAIN

MOV IE,\*81H

SETB IE;7